

# IR-201

Universidad Politécnica de Ramos Arizpe, Av. Las Américas S/N Parque Industrial Santa María

	Mo	Tu	We	Th	Fr	Sa
1. 8:30 - 9:20	CONTROLADORES LÓGICOS PROGRAMABLES FERNANDO DANIEL TELLEZ HERNANDEZ	SISTEMAS ELECTRÓNICOS DE INTERFAZ CARLOS ALBERTO MATA VAQUERA	CONTROLADORES LÓGICOS PROGRAMABLES FERNANDO DANIEL TELLEZ HERNANDEZ			
2. 9:20 - 10:10	CONTROLADORES LÓGICOS PROGRAMABLES FERNANDO DANIEL TELLEZ HERNANDEZ	SISTEMAS ELECTRÓNICOS DE INTERFAZ CARLOS ALBERTO MATA VAQUERA	CONTROLADORES LÓGICOS PROGRAMABLES FERNANDO DANIEL TELLEZ HERNANDEZ		SISTEMAS ELECTRÓNICOS DE INTERFAZ CARLOS ALBERTO MATA VAQUERA	
3. 10:10 - 11:00	INGLÉS 4	INGLÉS 4	INGLÉS 4	INGLÉS 4	SISTEMAS ELECTRÓNICOS DE INTERFAZ CARLOS ALBERTO MATA VAQUERA	
4. 11:00 - 11:50					CONTROLADORES LÓGICOS PROGRAMABLES FERNANDO DANIEL TELLEZ HERNANDEZ	
break 2 11:50 - 12:20						
5. 12:20 - 13:10	SISTEMAS ELECTRÓNICOS DE INTERFAZ CARLOS ALBERTO MATA VAQUERA			ESTRUCTURA Y PROPIEDAD DE LOS MATERIALES SERGIO MANCILLAS		
6. 13:10 - 14:00		ESTRUCTURA Y PROPIEDAD DE LOS MATERIALES SERGIO MANCILLAS	PROGRAMACIÓN DE PERIFERICOS ALEJANDRO TEVERA RUIZ	ESTRUCTURA Y PROPIEDAD DE LOS MATERIALES SERGIO MANCILLAS		
7. 14:00 - 14:50		PROGRAMACIÓN DE PERIFERICOS ALEJANDRO TEVERA RUIZ	PROGRAMACIÓN DE PERIFERICOS ALEJANDRO TEVERA RUIZ	DH		
8. 14:50 - 15:40		PROGRAMACIÓN DE PERIFERICOS ALEJANDRO TEVERA RUIZ	PROGRAMACIÓN DE PERIFERICOS ALEJANDRO TEVERA RUIZ			

Timetable generated: 20/12/2023

aSc Timetables Online

**AULA 202**